PATENT ABSTRACTS OF JAPAN

(11)Publication number:

11-186132

(43) Date of publication of application: 09.07.1999

(51)Int.CI.

H01L 21/027 H01L 21/02

(21)Application number: 09-351015

(71)Applicant:

SONY CORP

(22)Date of filing:

19.12.1997

(72)Inventor:

SOMEYA ATSUSHI

HIRAI TOSHIYA

(54) METHOD FOR FEEDBACK OF SEMICONDUCTOR DEVICE MANUFACTURING PROCESS

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a method for feedback of the semiconductor device manufacturing process that can improve productivity as well as the device performance due to elements further micromachined and integrated by improving the element line width accuracy.

improving the element line width accuracy.

SOLUTION: This method determines conditions of processing the lot to be processed, based on quality control data in the process of a few lots already processed during lithography of a semiconductor device. The weighted moving average of the regression coefficient D to convert the wire width to exposure is found, based on the weighted value. The weighted moving average of the algorithm to find a feedback value is obtained, based on this regression coefficient.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

August 8, 2001 10:05am Page 1

? t s13/7/a11

13/7/1 DIALOG(R) File 347: JAPIO (c) 2001 JPO & JAPIO. All rts. reserv.

06426863 **Image available**

PATTERN EVALUATION METHOD WHEREIN CALCULATOR IS USED AND PATTERN GENERATION

PUB. NO.: 2000-012426 [JP 2000012426 January 14, 2000 (20000114) INENAMI RYOICHI A] PUBLISHED:

INVENTOR(s):

NAKASUGI TETSUO

APPLICANT(s): TOSHIBA CORP

APPL. NO.: 10-171757 [JP 98171757] FILED: June 18, 1998 (19980618)

ABSTRACT

PROBLEM TO BE SOLVED: To realize good bond of electron beam and field by calculating storage energy per small region of an *exposure* pattern based on storage energy per division region of a sample and *measuring* a size of an arbitrary part based on storage energy whereto a position of two or more small regions is changed and added.

SOLUTION: At first, after a sample formed of resist and a silicon board is divided into mesh three-dimensionally, energy stored in each mesh in resist is calculated. Then, storage energy to each mesh is calculated based on a beam profile obtained by dividing CP patterns 6, 12 extracted from an *exposure* pattern corresponding to mesh. A *resist* *profile* is obtained based on storage energy whereto a shift amount 13 of the CP pattern 6 and the CP pattern 12 is added while being changed. A width of a resist pattern is *measured* based on it. As a result, a range of an allowable shift amount to an irradiation amount is obtained as *exposure* margin.

COPYRIGHT: (C) 2000, JPO

13/7/2 DIALOG(R) File 347: JAPIO (c) 2001 JPO & JAPIO. All rts. reserv.

06244558

METHOD FOR *FEEDBACK* OF SEMICONDUCTOR DEVICE MANUFACTURING PROCESS

PUB. NO.: ·11-186132 [JP 11186132 A] PUBLISHED: July 09, 1999 (19990709)

INVENTOR(s): SOMEYA ATSUSHI HIRAI TOSHIYA

APPLICANT(s): SONY CORP

APPL. NO.: 09-351015 [JP 97351015] FILED: December 19, 1997 (19971219)

ABSTRACT

TO BE SOLVED: To provide a method for *feedback* semiconductor device manufacturing process that can improve productivity as the device performance due to elements further micromachined and August 8, 2001 10:05am Page 1

? t s13/7/all

13/7/1

DIALOG(R) File 347: JAPIO

(c) 2001 JPO & JAPIO. All rts. reserv.

06426863 **Image available**

PATTERN EVALUATION METHOD WHEREIN CALCULATOR IS USED AND PATTERN GENERATION

PUB. NO.: 2000-012426 [JP 2000012426 A]

PUBLISHED: January 14, 2000 (20000114)

INVENTOR(s): INENAMI RYOICHI

NAKASUGI TETSUO

APPLICANT(s): TOSHIBA CORP

APPL. NO.: 10-171757 [JP 98171757] FILED: June 18, 1998 (19980618)

ABSTRACT

PROBLEM TO BE SOLVED: To realize good bond of electron beam and field by calculating storage energy per small region of an *exposure* pattern based on storage energy per division region of a sample and *measuring* a size of an arbitrary part based on storage energy whereto a position of two or more small regions is changed and added.

SOLUTION: At first, after a sample formed of resist and a silicon board is divided into mesh three-dimensionally, energy stored in each mesh in resist is calculated. Then, storage energy to each mesh is calculated based on a beam profile obtained by dividing CP patterns 6, 12 extracted from an *exposure* pattern corresponding to mesh. A *resist* *profile* is obtained based on storage energy whereto a shift amount 13 of the CP pattern 6 and the CP pattern 12 is added while being changed. A width of a resist pattern is *measured* based on it. As a result, a range of an allowable shift amount to an irradiation amount is obtained as *exposure* margin.

COPYRIGHT: (C) 2000, JPO

13/7/2

DIALOG(R) File 347: JAPIO

(c) 2001 JPO & JAPIO. All rts. reserv.

06244558

METHOD FOR *FEEDBACK* OF SEMICONDUCTOR DEVICE MANUFACTURING PROCESS

PUB. NO.: 11-186132 [JP 11186132 A] PUBLISHED: July 09, 1999 (19990709)

INVENTOR(s): SOMEYA ATSUSHI

HIRAI TOSHIYA

APPLICANT(s): SONY CORP

APPL. NO.: 09-351015 [JP 97351015] FILED: December 19, 1997 (19971219)

ABSTRACT

PROBLEM TO BE SOLVED: To provide a method for *feedback* of the semiconductor device manufacturing process that can improve productivity as well as the device performance due to elements further micromachined and

(19) 日本国特許庁·(JP)

(12) 公開特許公報(A)

(11)特許出願公別番号

特開平11-186132

(43)公開日 平成11年(1999)7月9日

(51) Int.Cl.		徽別紀号	FI		
H01L	21/027		H01L	21/30	502G
	21/02			21/02	· Z

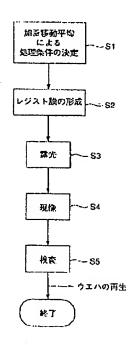
	•	審査餶求	未満求 請求項の数3 OL (全 7 頁)
(21)出風番号	待選平9-351015	(71) 出線人	000002185
(22) 出類日	平成9年(1997)12月19日	東京都島川区北島川6丁目7番35号 築矢 篤志 東京都島川区北島川6丁日7番35号「ソニー株式会社内	
		(72)発明者	平井 都志也 東京都品川区北品川 6 丁目 7 番35号 ソニ 一株式会社内
		(74) 代理人	弁理土 岡▲崎▼ 信太郎 (外1名)

(54) 【発明の名称】 半導体装置の製造工程のフィードバック方法

(57)【要約】

【課題】 半導体製造工程において、業子の線標構度の 向上により素平の敵網化、高集積化が可能になることで デバイス性能の向上を図ることができるとともに、生産 性の向上を図ることができる半導体製造工程の製造工程 のフィードバック方法を提供すること。

【解決手段】 半導体装置の製造プロセスのリソグラフィー工程で既に処理された数ロットの工程内プロセス品製制御データに基づいて、これから老工するロットの処理条件を決定するフィードバック方法であって、配線幅を認光量に換算するための関場係数りを加重値を基にして加重移動平均して求め、この関係係数を基にしてフィードバック値を求めるアルゴリズムを加重値を基にして加重移動平均して求めることを特徴とする半導体装置の製造工程のフィードバック方法。



【特許請求の範囲】

【請求項1】 半療体装置の製造プロセスのリソグラフィー工程で既に処理された数ロットの工程内プロセス品質制御データに基づいて、これから着工するロットの処理条件を決定するフィードバック方法であって、

配線幅を露光量に換算するための回帰係数を、加重価を 基にして加重移動平均して求め、この回帰係数を基にし てフィードバック値を求めるアルゴリズムを、加重価を 基にして加重移動平均して求めることを特徴とする半導 体装置の製造工程のフィードバック方法。

【翻求項2】 前記加重値に、時間をパラメータとした 重み付け係数を導入する翻求項上に記載の半導体装置の 製造工程のフィードバック方法、

【請求項3】 前記重み付け係数に、ガウス関数又は1 次関数を用いる請求項2に記載の半導体装置の製造工程 のフィードバック方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、半導体装置の製造 工程のフィードバック方法に関し、詳しくはリソグラフィー工程におけるフィードバック方法に関するものである。

[00021

【従来の技術】半導体製造プロセスの大きな課題として COO (Cost Of Ownership)の低減 がある。特に非常に囲数、時間を襲するリソグラフィー 工程でのCOOの低減は、半導体製造プロセス中でも集 要である。

【0003】現在、リソグラフィー工程での生産性を大きく低下させている関因の一つには先行ウエハ(Send Aliead Wafer)による事前の条件設定の工程かあげられる。例えば、ウエハ1枚にレジストを進布した後、第光、現像を行い、レジストパターンの寸法制定を行う。その結果に基づいて誇光エネルギーおよびフォーカス位置を決定する。さらに重ね合わせ特度の測定を行う。それによってアライメント補正量を決定する、例えば、パターンのシフト量(バターン横ずれ量)、スケーリング(放射状の倍率)、ウエハ回転、直奏性、ショット回転、ショット倍率等の露光条件補正量を決定する。その後、本体ウエハ上にレジストバターン形成を行う。

【0004】上記のような条件変動製因としては、リソグラフィー製因と他のプロセス製因とに分類できる。例えば露光エネルギーの変動は、リソグラフィー製因としてはレジスト膜厚変動、レジスト感度変動、露光装置(例えばステッパ)の照明むら変動等が、他のプロセスでは、下地のCVD時の膜壁や光学定数(風折率、吸光係数等)の裏動等が考えられる。

【0005】そこで上記のような先行ウエハを廃止する 目的で、IBM社のPHALCON(Phot Aut omated Logging and Controlsystem) に代表されるフィードバック方法が導入されつつある。これは上記先行ウエハによる条件出しを廃止する代わりに、直近の数ロットのデータを用いて露光パラメータ(露光エネルギー、アライメント補正値)を決定する方法である。

[0006]

【発明が解決しようとする課題】しかしながら、上記PHALCONに代表されるフィードバック方法は、汎用メモリのように大量に倒じデバイスが流れる製造ラインではその成功を発揮するが、数日あるいは数週間に1ロットが流れる程度のデバイス製造ラインには向かない。そのため、ASIC等の少量多品種の高付加価値品の生産工程に上記フィドバック方法を適用することは困難であった。そこで本発明は上記課題を解消し、半導体製造工程において、素子の線幅構度の向上により素子の微細化、高集積化が可能になることでデバイス性能の向上を図ることができるとともに、生産性の向上を図ることができる半導体製造工程の製造工程のフィードバック方法を提供することを目的としている。

[0007]

【課題を解決するための手段】上記目的は、本発明にあっては、半導体装置の製造プロセスのリソグラフィー工程で既に処理された数ロットの工程内プロセス品質制御データに基づいて、これから着工するロットの処理条件を決定するフィードバック方法であって、配線橋を露光量に模算するための回帰係数を加重価を基にして加重移動平均して求め、この回帰係数を基にしてフィードバック値を求めるアルゴリズムを加重価を基にして加重移動平均して求めることを特徴とする半導体装置の製造工程のフィードバック方法により達成される。

【0008】本発明では、回帰係数を加重移動平均により求めるので、回帰係数に加重価としてプロセス条件の時間的要因を導入することが可能となる。また、この回帰係数を基にしてフィードバック値を求めるアルゴリズムを加重移動平均により求めることから、フィードバック値を求めるアルゴリズムに加重価としてプロセス条件の時間要因を導入することが可能になる。そのため、数日あるいは数週間前に流れたロットのIPQCデータに基づいてフィードバック値が求まる。また、加重価には時間をバラメータとした重み付け係数を導入することがら、加重価によって時間的変動要因が考慮されることになる。そのため、数日あるいは数週間前に流れたロットのプロセスデータを基にしてフィードバック値を求めても、フィードバック値の時間による変動製因が抑制される

[0009]

【発明の実施の形態】以下、本発明の好適な実施の形態 を添付図面に基づいて詳細に説明する。なお、以下に述 べる実施の形態は、本発明の好適な具体例であるから、 (3)

特開平11-186132

技術的に好ましい種々の限定が付されているが、本発明 の範囲は、以下の説明において特に本発明を限定する旨 の記載がない限り、これらの形態に限られるものではな い。

【0010】本発明の好ましい実施形態の一例を、図1のリソグラフィー工程の説明図によって説明する。図1に示すように、「加車移動平均による処理条件の決定」S1によって、半導体装置の製造プロセスのリソグラフィー工程で、以に処理された数ロットの工程内プロセス品質制御データより着工するロットの処理条件を決定する。

【0011】上記「加重移動平均による処理条件の決定、S1では、露光条件のフィードバック値を求めるアルゴリズムを加重移動平均により求める。その加重価には時間をバラメータとした無み付け係数を導入する。加重移動平均により求める露光条件の対象としては、例えば集ね合わせと線橋の露光エネルギーとがある。

【00)2】まず、重ね合わせにおいて、従来の一般的

な鬼ね合わせのフィードバックアルゴリズムは、(1) 式のように表せる。

(0013)

【数1】

$$m = \sum_{i=1}^{N} (Li' - mi' \cdot A) / N \cdot \cdot \cdot \cdot (1)$$

(1) 式中、m: 重ね合わせ補正値、 Lir: 参照ロット (i番目のロット) の補正費、 mir: 参照ロット (i番目のロット) のIPQCデータ、 A: フィードバックゲイン、N: 参照ロット数 を表わす。

【0014】これに対し、本発明の好ましい実施形態である重ね合わせのフィードバックアルゴリズムでは、

(1)式に加重移動平均を導入して、(2)式のように表した。

[0015]

【数2】

$$m = \sum_{i=1}^{N} [(Li' - mi' \cdot A) Wi] / \sum_{i=1}^{N} Wi \cdot \cdot \cdot (2)$$

(2) 式中、m:重ね合わせ補正値、 は:参照ロット(I番目のロット)の補正量、 mi:参照ロット(I番目のロット)のIPQCデータ、 A:フィードバックゲイン、Wi:i番目のロットの加重値、 N:参照ロット数 を表わす。

【9016】また、線幅の露光エネルギーにおいて、従来の一般的立線橋精度に影響を及ばす智光エネルギーでのフィードバックアルゴリズムは、(3) 式のように表

せる。

[0017]

【数3】

$$e = [\Sigma (di'-T) \cdot A \cdot D + el']/N \cdot \cdot \cdot \cdot (3)$$

(3) 式中、e: 推奨路光エネルギー、di: 参照ロット (i番目のロット) の線幅、T: ターゲットの線幅、A: フィードバックゲイン、D: 回爆係数、ei: 作業済ロット (i番目のロット) の露光エネルギーN: 参照ロット数を表わす。

【0018】これに対し、線幅の鍵光エネルギーモのフ 【0019】 ィードバックアルゴリズムでは、(3)式に加重移動平 【数4】 均を導入して、(4)式のように変した。

$$e = \begin{bmatrix} N & (di' - Wi) & / \Sigma Wi - T \end{bmatrix} \cdot A \cdot D$$

$$+ \Sigma & (ei' \cdot Wi) & / \Sigma Wi & \cdot \cdot \cdot \cdot (4)$$

(4)式中、e:推奨露光エネルギー、

di':参照ロット(i番目のロット)の線幅、

Wi:i番目のロットの加重価、T:ターゲットの線幅、

A:フィードバックゲイン、D:回帰係数、

oi':作業済ロット(番目のロット)の露光エネルギー

N:参照ロット数を表わす。

【0020】また、この発明の好ましい実施形態である 線幅の露光エネルギーモのフィードバック方法では、さ らに以下のような処理も行う。回帰係数Dは、(4)式 において縁幅を露光光に換算する係数である。(4)式 においては、子め線幅と露光量の関係(近似的に1次関 数とみなしている)より固定値として扱っていたが、本 発明の好ましい実施形態のフィードバック方法では、

(4)式の回帰係数Dにも加重移動平均の概念を導入する。

【0021】線幅 (3) と露光量 (4) が、 【数5】

$$d'' = \alpha + \beta e''_1 \cdot \cdot \cdot \cdot (5)$$

で表される一次式であるとすると、一般に用いられる最 小二乗法を用いてル、βを求める。

【0022】即ち、

【数61

$$\chi^{\frac{2}{\alpha}} \sum_{i=1}^{M} W_{j} \{ (d^{i}j - (\alpha + \beta \Theta_{j}^{i})) \}^{\frac{2}{\alpha}} \cdots (6)$$

(6) 式中、ej: 処理済みロットjの露光量

dj:処理済みロットjの線幅

M:参照ロット数 (M=1~∞)

Wj:Jロットの加重価

【〇〇23】この(6)式のx²を扱小にするような α、βを、正規方程式を用いて求めれば良い。これにより求めた関数の傾きβの逆数が回帰係数Dということに なる。このようにして直近のデータに重みをかけることにより、最新の線幅・霧光量の関係を基に露光量を決定でき、その結果所望の線幅を得ることができる。

【 0 0 2 4 】上記(2)式、(6)式等を用いて加重移動平均による処理条件の決定を行い、入力補正値を求める。

【0025】そして「レジスト膜の形成」\$2によって、製品を形成するウエハにレジストを塗布してレジスト膜を形成する。その際、塗布接にベーキングを行ってレジスト膜を硬化させる。この「レジスト膜の形成」\$2は、「加重移動平均による処理条件の決定」\$1と並列に処理してもよい。

【0026】次いで「鑑光」S3によって、上記「加通 移動平均による処理条件の決定」S1により決定した処 理条件に基づいて露光条件を設定して露光を行う。

【0027】続いて「現像」SAによって、上記鑑光したウエハの現像を行い、レジストパターンを形成する。 【0028】その後「検査」S5によって、レジストパターン可法(機幅)の測定、レジストパターン形状の検査を行う。その結果、良好であればリソグラフィー工程を「終了」する。もし検査結果が不良であれば、ウエハを再生する工程に送る。

【0029】このように、(2)、(4)式を利用したフィードバック方法では、重ね合わせの補正値および総 光エネルギーを求める式に加重移動平均を導入すること によって、アルゴリズムに加重価としてプロセス条件の 時間的襲因を導入することが可能になる。そのため、数 日あるいは数週間前に流れたロットのプロセスデータに 整づいてフィードバック値が求まる。また、加重価Wi に時間をパラメータとした重み付け係数を導入すること により、加重価Wi によって時間的変動製因が考慮され ることになる。そのため、数日あるいは数週間前に流れ たロットのプロセスデータを基にしてフィードバック値 を求めても、フィードバック値の時間による変動製因が 抑制される。

【0030】さらに、線輻構度の館光エネルギーのフィードバック方法として、(4)式の代わりに(6)式を用いる。この際、回帰係数D自体を加重移動平均により求める。これにより、回帰係数Dに加重価W。としてプロセス条件の時間的要因を導入することが可能となる。また、この回帰係数Dを基にしてフィードバック値を求めるアルゴリズムを加重移動平均により求めるので、アルゴリズムに加重価W。としてプロセス条件の時間要因を導入することが可能になる。そのため、数日あるいは数週間前に流れたロットのプロセスデータに基づいてフィードバック値を求めることが可能になるので、さらに高精度のフィードバックを実現することができる。

【0031】次に、重ね合わせ及び線幅箱度の露光エネルギーのフィードバック方法において、従来と本発明の実施形態とを比較する。まず、重ね合わせ精度の平行移動調差(Translation)を一例として、従来のフィードバック方法と本発明の好ましい実施形態であるフィードバック方法との比較を行う。

【0032】図2は、あるステッパ(銭光装置)のEQC(装置メンテナンスデータ)での平均移動誤差を示したものであり、縦軸に平均移動誤差を示し、横軸に時間を示す。

【0033】図2に示すように、時間の経過とともに平均移動誤差が変化していることがわかる。このような変化が起こる理由は、例えばステッパのアライメントセンサーのテレセン性(フォーカス像の横方向ずれ)の悪化等が考えられるが、原因は特定できない。このような変動製因を補近することを目的として、上記説明したように加重移動平均を導入することによってプロセス条件を重める

【6034】また、図3は、ある製品ロットでの先行ウエハ法による重ね合わせ誤差とその時のステッパ(露光装置)への補正入力値であり、縦軸に「PQC値及び補正入力値を示し、横軸に時間を示す。

【0035】図3に示すように、補正を行わない1PQ に値は時間の経過とともに平均移動訳定は、例えば、5 8日前が…0.01μm、56日前が一0.00μm、 11日前が0.04μm、7日前が0.06μm。2日前が0.05μm、当日が0.06μmというように、 大きく変動を起こしている。このように変動が起こる原因は、例えばステッパのアライメントセンサーのテレセン性(フォーカス像の横方向ずれ)の悪化等が考えられるが、原因は特定できない、このような変動要因を補正することを目的として、上記説明したように加重移動平均を導入することによってアロセス条件を求める。

【0036】今、先行ウエバ法による人力補正値を理想 補正値とする。その入力補正値は、58目前が0.00 дm、56目前が一0.01 дm 、11目前が一0. 03 дm、7日前が一0.04 дm、2日前が一0.0 4 дm、当日が一0.06 дmであった。そして、その 補正値を用いて処理した後の1 PQC値は、58日前が一0.01 дm、56目前が一0.01 дm、11目前が0.01 дm、2日前か0.01 дm、2日前か0.01 дm、当日が0.00 дm、2日前か0.

【0037】ここで重ね合わせにおけるフォードバック方法を使用した場合で、従来のフォードバック法である (1)式、及び本発明の好ましい実施形態のフォードバック方法である (2)式において係放 A = 1,0 とし、参照ロット数を5ロット(ただし、参照データの有効期間は60H)として計算を行った。また加重移動平均の加重価はここでは等差級数として以下のように設定した。 $W_1=0$ 、10、 $W_2=0$ 、15、 $W_3=0$ 、20、 $W_4=0$ 、25、 $W_8=0$ 、30、ただし $\Sigma W_1=1$ 00とした。

【0038】その結果、従来のフィードバック法では、 入力補正値(入力オフセット量)は、0.03μmとなり、理想補正量ニー0.06μmとのフィードバック課 差は0.03μmとなった。一方、本発明の好ましい実 能形態のフィードバック方法では、人力補正値(入力オ ウセット量)は一0.04μmとなり、埋息補正量ーー 0.06μmとのフィードバック誤差は0.02μmと なった。そして調者を比較すると、加重移動平均を用い た本発明の好ましい実施形態によるフィードバック方法 の方が、フィードバック性能は0.01μm良いことが わかる。

【0039】次に上記 W_j を時間もの関数 $f(t)=W_j$ とし、ここでは(7) 式として、上記(2) 式に適用した場合を以下に示す。

【0040】 【数7】

Wi=t **/** 60 **+** 1 · · · (7)

(7) 式中、Wi:i番目のロットの加重価、 t:時間を衰わす。

【0.041】したがって、加重移動平均の加重価は以下のようになる。例えば58日前の加重価 $W_{s}=(-5.8)/6.0+1.50.03$ となる。ここでは、土は当日を0として起算し、マイナスにて表すことにしている。したがって、58日前であれば1-5.8となる。同様にして56日前、1.1日前、7日前、2日前の加電価は、それぞれ、 $W_{s}=0.07.W_{s}=0.82.W_{s}=0.88.W_{s}=0.97$ となる。これらの加重価を基にして(2)式により計算すると、入力補正値(入力オフセット量)は-0.05 μ mとのフィードバック決選をは0.01 μ mである。進行合わせにおいて両者を比較すると、加重移動平均を用いた本発明の実施形態によるフィードバック方法の方がフィードバック性能は0.02 μ m優れていることがわかる。

【0042】次に、線福槽度に影響する露光エネルギーにおいて、従来のフィードバック方法と本発明の好ましい実施形態によるフィードバック方法との比較を行う。 図4は、イニシャル(デバイス投入時)と、現在時点のそれぞれの線幅と露光量の関係を示したものである。図4によると、1次関数近似(線形)での傾き、切片ともに変化していることがわかる。これは、閉5のような同一露光量にて処理した線幅の約半年間の経過時の線幅の変化からも理解することができる。

【0043】図6は、従来(現行)のフィードバック方法なび本発明の実施形態によるフィードバック方法により露光された線標の各ロット毎のばらつきを示している。ここでは、例えば16ロット(ロットA、ロットB、・・・、ロットP)についての結果を示す。従来のフィードバック方法による線幅(変形のドットライン)6 aは、最近の製品ロットのトレンドデータを示しており、線幅6 bは、本発明の実施形態によるフィードバック方法により発光された線幅を示す。ここで、フィードバック方法により発光された線幅を示す。ここで、フィードバックに使用した回帰直線は、図4のイニシャルデータ

(6)

4 aを使用した、線幅は、ターゲットがり、4 μmであって、スペックが = 0 、0 4 μmである。以上のような条件の下で、従来のフィードバック方法による線幅と本発明の実施形態のフィードバック方法による線幅とを比較検討する。

【0044】線幅6ヵにおいては、個6を参照すると従来方法16ロットともスペックはクリアしている。しかしながら、徐々に線幅がプラス側に遷移(ドリフト)し、最悪値は0.44ヵmとスペックぎりぎりのロット(ロット1、ロットM及びロットド等)が存在するため、配線幅にばらつきがある。

【0045】一方、縁幅6 bおいては、図4の最新データの回帰直線を使用した場合の線幅子想値を計算により 算出したものを図6の線幅6 b(四角のドットライン) に示す。これによれば、同じく1 6 ロットともスペック はクリアしている。従来のフィードバック方法との違い は、最悪値が0、4 2 8 μm(ロット 1等)となっており、線幅誤差が改善されていることである。

【0046】尚、ここで(5)、(6)式の演算において使用したパラメータは、次のようになっている。

フィードバックゲイン A **1.0

参照ロット数N=5

加重移動平均の加重価限。一1(重み付けなし)

【0047】ところで本選明は上述した実施形態に限定されるものではない。ここでは、東み付けに、加重価が単調減少する関数として一次関数を用いたが、ガウス関数など時間により加重価が単調に減少する関数であれば、一次関数に限定されない。なお、上記ガウス関数は標準偏差が大きくなると、近似的に一次関数と見なすことが可能である。

[0048]

【発明の効果】以上説明したように、本発明によれば、 回帰係数を加重移動平均により求めるので、回帰係数に 加重個としてプロセス条件の時間的要因を導入することが可能となる。また、さらにこの回帰係数を基にしてフィードバック値を求めるアルゴリズムを加重移動平均により求めるので、アルゴリズムに加重価としてプロセス条件の時間要因を導入することが可能になる。そのため、数日あるいは数週間前に流れたロットのプロセスデータに基づいてフィードバック値を求めることが可能になるので、高精度のフィードバックを実現することが明確になる。さらに加重価に時間をパラメータとした重み付け係数を導入する方法によれば、さらに高精度のフィードバックを実現できる。よって、TATの短縮、再生ウエハの発生の減少等を実現することができるので、生産性の向上により素子の激細化、高雄積化が可能になるとともにデバイス性能の向上が図ることができる。

【図面の簡単な説明】

【図1】本発明の好ましい実施形態であるフィードバッ ク方法によるリソグラフィー工程の説明図である。

【図2】ステッパのEQCデータの説明図である。

【図3】先行ウエハ法による製品ロットの重ね合わせ結果の観明園である。

【図4】本発明の好ましい実施形態であるフィードバック方法による鍵幅と露光量の関係を示す説明図である。

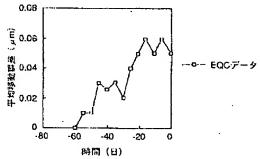
【図5】本発明の好ましい実施形態であるフィードバック方法による同一第光量での線幅の経時変化を示す説明 図である。

【図6】本発明の好ましい実施形態であるフィードバック方法により鑑光した場合の子想線幅を示す説明図である。

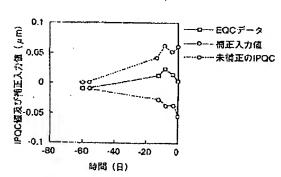
【符号の説明】

D・・・回帰係数、S 1・・・加進移動平均による処理 条件の決定





【図3】



(7)

特開平11-186132

